

FABIEN SIRON

Étudiant ingénieur en systèmes embarqués

@ fabien.siron@epita.fr

✉ 21, rue Pasteur, 94270 Le Kremlin-Bicêtre

📍 France

🌐 blog.saruta.eu

in linkedin.com/in/fabiensiron



EXPÉRIENCE

Stagiaire en systèmes embarqués

Thales Communication & Security

📅 Sept 2017 - Décembre 2017

📍 Plateau de Saclay, Palaiseau

Mise en place d'une architecture virtualisée et temps-réel stricte (basée sur Xen et sur la Tegra TX1) afin d'isoler les applications Télécoms des applications de Vision.

Assistant de travaux pratiques en programmation (ASM)

EPITA

📅 Sept 2016 - Avril 2017

📍 Le Kremlin-Bicêtre

Stage participation Google Summer of Code

Laboratoire Système/Securité d'Epita (LSE)

📅 Mai 2016 - Août 2016

📍 Le Kremlin-Bicêtre

Participation au Google Summer of Code (GSoC), programme pédagogique rémunéré par Google encourageant la contribution aux projet Open-Source. Le projet choisi était strace, le traceur système de Linux.

Membre d'associations de robotique

Evolutek et CoffeeMachine

📅 Depuis Sept 2014

📍 Villejuif

- Participation à 3 coupes de France de robotique
- Co-conception de plusieurs robots
- Notions: Python, Programmation RPC, Asservissement, PIC, FPGA ...

EDUCATION

Ingénieur en Informatique, spécialité systèmes embarqués

École Pour l'Informatique et les Techniques Avancées (EPITA)

📅 2014 - 2019 (espéré)

📍 Le Kremlin-Bicêtre

- Majeure: Génie Informatique en Systèmes Temps Réels et Embarqués (GISTRE).
- Responsable du laboratoire GISTRE.

Semestre à l'étranger

Université de Staffordshire - computer science

📅 Janv 2016 - Juil 2016

📍 Staffordshire

Programmation embarqué, parallèle et mathématique pour l'ingénieur.

Baccalauréat scientifique mention Bien

Lycée Claude Nicolas Ledoux

📅 2011 - 2014

📍 Besancon

Biologie, spécialité informatique

RÉSUMÉ

Je suis un étudiant très curieux et particulièrement intéressé par les systèmes embarqués et les différentes problématiques de sécurité de ceux-ci. Je fais aussi un peu de musique et suis particulièrement ouvert sur le sujet écoutant (et jouant) de la musique classique jusqu'aux styles progressifs.

PROJETS

📖 Pegase

C++, OpenCL, Verilog

Simulateur numérique (RTL) accéléré par GPGPU

📖 Micro firmware x86-64

C, C++, Assembleur

Bios et bootloader. Bootant Linux.

📖 Compilateur Tiger

C++, Assembleur

MIPS et ARM.

📖 Parseurs Netlink au sein de strace (Google GSoC 2016)

C, Open Source

Développement du sous-système Netlink dans le traceur de Linux strace.

📖 Python in Ring 0 (Pyr0)

C, Python, Assembleur x86

Preuve de concept d'un système d'exploitation "language based".

📖 The elements of Computing Systems

C++, OCaml, VHDL

Construction d'une architecture en VHDL ainsi qu'un runtime pour celle-ci en C/OCaml.

COMPÉTENCES

C

C++

Python

ASM (x86,ARM)

OpenCL

OpenMP

VHDL/Verilog

Bash

Embarqué

Virtualisation

GPGPU

Noyau Linux

Drivers Linux

Git

LANGUES

Français

English

